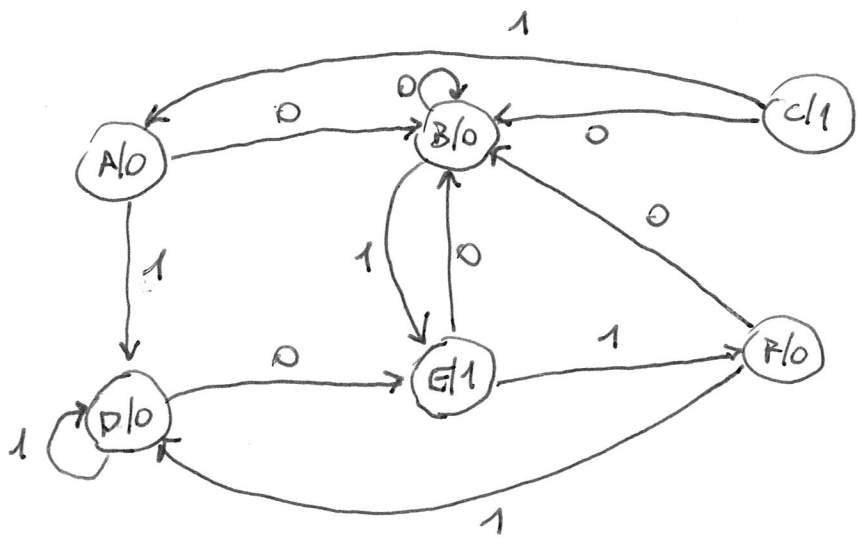


Individuazione degli stati equivalenti (Moore)

- Due stati sono equivalenti se

- 1) Presentano la stessa uscita
- 2) Per ogni sequenza di ingressi presentano la stessa evoluzione

- Dato un graf, si prendono in considerazione tutte le coppie. Vertici con uscite diverse NON sono equivalenti.



GRAFO "A CASO"

	A	B	C	D	E	F
A	.	-	-	-	-	-
B	BD BE	.	-	-	-	-
C	x	x	.	-	-	-
D	BD ED	BE ED	x	.	-	-
E	x	x	BA BF	x	.	-
F	BD BD	BE BD	x	ED BD	x	.

La relazione di equivalenza è SIMMETRICA

La matrice di eq. sarà anch'essa SIMMETRICA

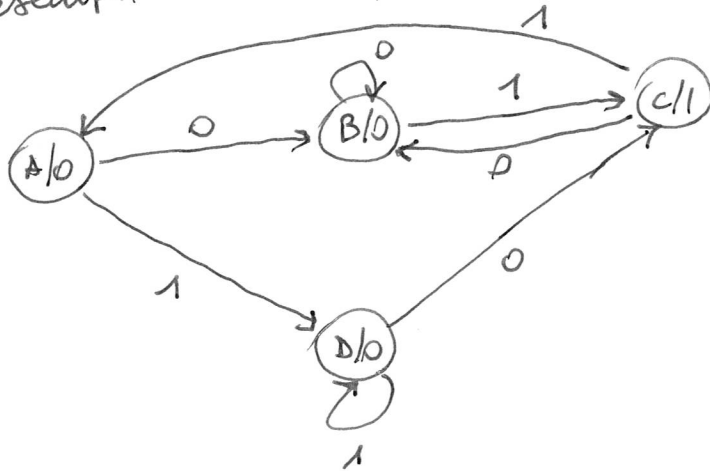
PASSO 1 : eliminare dalla matrice di equivalenze gli stati con uscite diverse

PASSO 2 : indicare l'n-ple di stati futuri per ciascuna combinazione di ingressi, per ogni coppia di stati

PASSO 3 : individuare se gli stati futuri corrispondenti alle stesse combinazioni di ingressi sono equivalenti o no.

PASSO 4 : Compattare il profo sostituendo agli stati equivalenti, un unico stato #2

- Nell'esempio $A \equiv F$; $E \equiv C$



Questo profo
si può implementare
con 2 soli FF

• Cosa cambia nel caso di Mealy (sync)

- In questo caso deve tenere conto dell'output di ogni stato, per ciascuna combinazione degli ingressi

- Per il resto, l'evoluzione è la stessa e lo semplificazione procede allo stesso modo

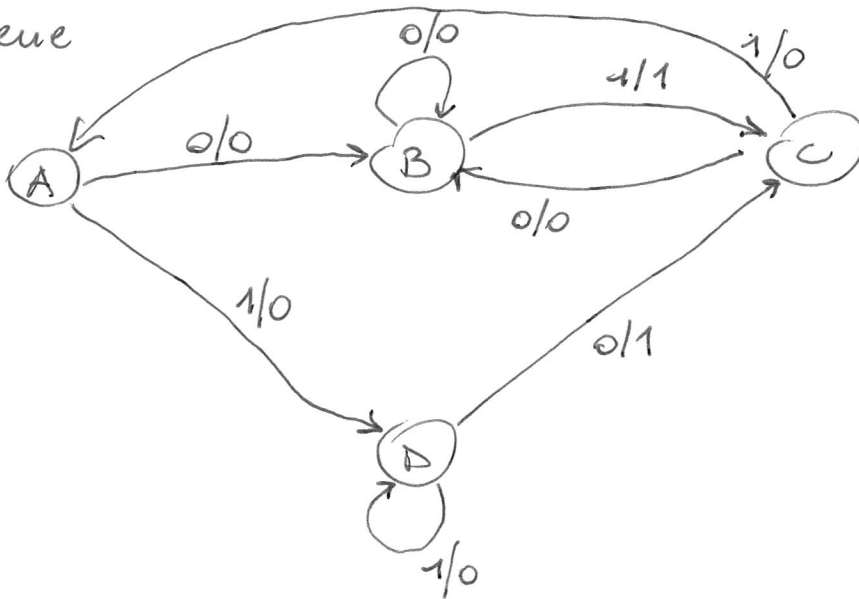
• Trasformazione di un profo di Moore in Mealy e viceversa.

- la trasformazione di Moore in Mealy si ottiene trasferendo il valore dell'uscita non nello stato futuro, ma sull'arco che ci porta verso quello stesso stato

- usiamo il profo semplificato dell'esempio precedente

- si ottiene

#3



- Proviamo a vedere se queste rete di Mealy Sync
 ha stati equivalenti

	A	B	C	D
A	,	-	-	-
B	BO BO CI DO	.	-	-
C	BO BO AO DO	BO BO DO CI	.	-
D	CI DO DO DO	CI BO DO CI	CI BO DO DO	.

no, non può
 fondere nessuno
 stati

- Facciamo un'altra prova
 Machine di Moore e 2 ingressi che pone in uscita 1
 se un ingresso (C2) è il negato del precedente

TABELLA DI TRANSIZIONE

	C2	-1	0	1	U
S-2	S-2	S-1	S0	S1	0
S-1	S-2	S-1	S0	P1	0
S0	S-2	S-1	P0	S1	0
S1	S-2	P-1	S0	S1	0
P-2	S-2	S-1	S0	S1	1
P-1	S-2	S-1	S0	P1	1
P0	S-2	S-1	P0	S1	1
P1	S-2	P1	S0	S1	1

(Moore)

	-2	-1	0	1
S ₋₂	S _{-2/0}	S _{-1/0}	S _{0/0}	S _{1/0}
S ₋₁	S _{-2/1}	S _{-1/0}	S _{0/0}	P _{1/1}
S ₀	S _{-2/1}	S _{-1/0}	P _{0/1}	S _{1/0}
S ₁	S _{-2/1}	P _{-1/1}	S _{0/0}	S _{1/0}
P ₋₂	S _{-2/0}	S _{-1/0}	S _{0/0}	S _{1/0}
P ₋₁	S _{-2/1}	S _{-1/0}	S _{0/0}	P _{1/1}
P ₀	S _{-2/1}	S _{-1/0}	P _{0/1}	S _{1/0}
P ₁	S _{-2/1}	P _{-1/1}	S _{0/0}	S _{1/0}

ho portato dentro il valore dell'uscita

S₋₂ ≡ P₋₂

S₋₁ ≡ P₋₁

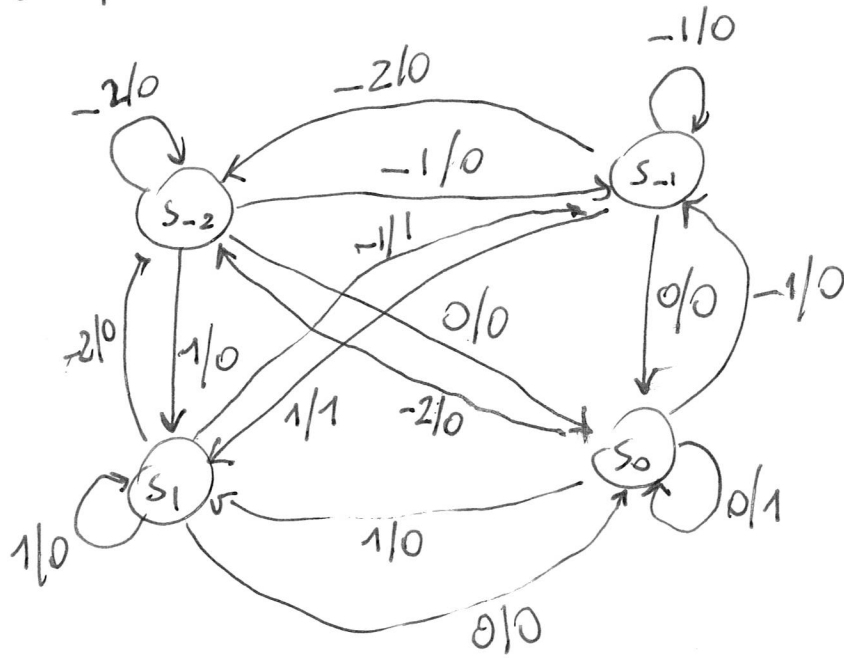
S₀ ≡ P₀

S₁ ≡ P₁

- Esempi stati equivalenti:

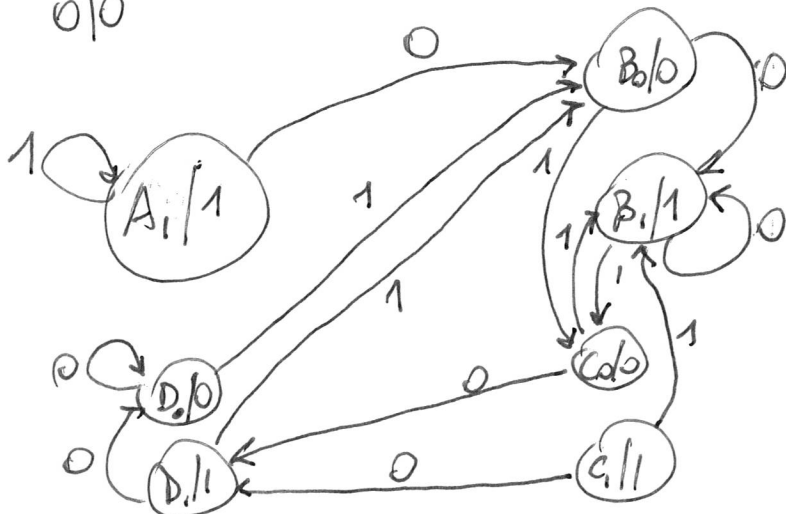
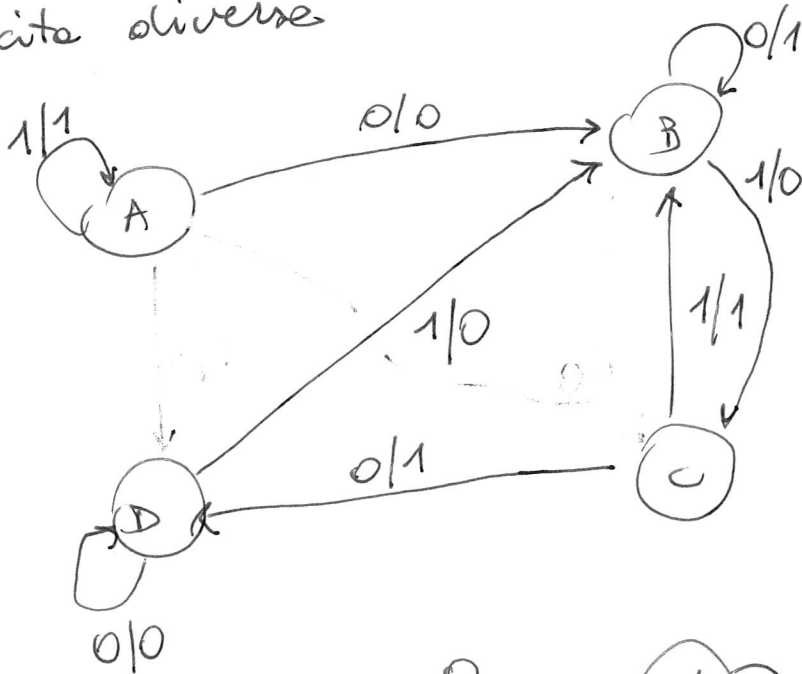
	S ₋₂	S ₋₁	S ₀	S ₁	P ₋₂	P ₋₁	P ₀	P ₁
S ₋₂	.	-	-	-	-	-	-	-
S ₋₁	S _{-2/0} S _{-1/0}	.	-	-	-	-	-	-
S ₀	S _{-2/0} S _{-1/0}	S _{-2/0} S _{-1/0}	.	-	-	-	-	-
S ₁	S _{-2/0} S _{-1/0}	S _{-2/0} S _{-1/0}	S _{0/0} P _{1/1}	.	-	-	-	-
P ₋₂	OK	S _{-2/0} S _{-1/0} S _{0/0} P _{1/1}	S _{-2/0} S _{-1/0} S _{0/0} S _{0/0}	S _{-2/0} S _{-1/0} S _{0/0} S _{1/0}	.	-	-	-
P ₋₁	S _{-2/0} S _{-1/0} S _{0/0} S _{1/0} P _{1/1}	OK	S _{1/0} P _{1/1}	S _{1/0} P _{1/1}	S _{0/0} P _{1/1}	.	-	-
P ₀	S _{-2/0} S _{-1/0} S _{0/0} S _{1/0} P _{1/1}	S _{-2/0} S _{-1/0} S _{0/0} P _{1/1}	OK	/	/	/	.	-
P ₁	S _{-2/0} S _{-1/0} S _{0/0} S _{1/0}	/	/	OK	/	/	/	.

- graph



OK

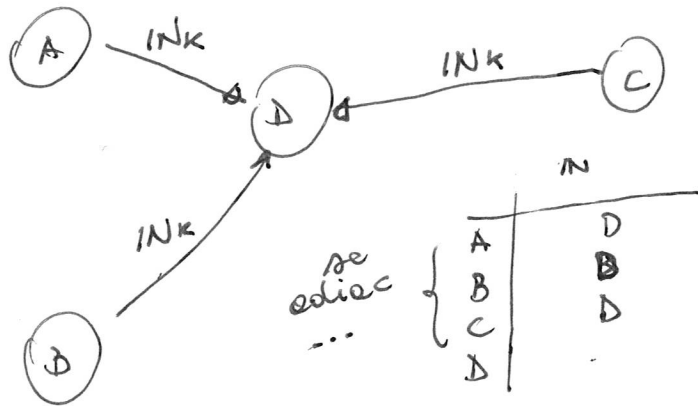
- Per passare da Mealy (syuo) a Moore occorre replicare tutti gli stati a cui si arriva con uscite diverse



7 stati

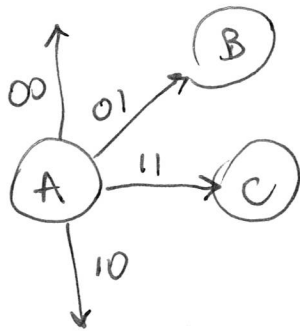
Regole per la codifica degli stati

- 1) Stati che, con la stessa combinazione di ingressi, finiscono nello stesso stato (o stesse uscite)
CONVIENE ADIACENTI



se la codifica di A, C, D differisce solo per 1 bit, **PONONO**

- 2) Stato stato presente, combinata ingressi adiacenti → stati successivi **ADIACENTI**



Stato	00	01	11	10
A		B	C	

se adiacenti hanno possibilità di fondere (le variabili uguali)

- 3) Rete di uscita **CORTO-CIRCUITO**

Codifica degli stati

- Indifferente per la funzionalità della rete
E' sufficiente che stati diversi abbiano codice diverso
- Può essere sfruttata per realizzare la logica combinatoria a costo minore (con riferimento a forme normali SP o PS a minimo numero di letterali)
- Dati n stati, quanti modi diversi esistono per codificarli?

- Sia $k = \lceil \log_2 n \rceil$

- Si ammettono solo codifiche che usano il numero di variabili di stato strettamente indispensabili, cioè k
- Per i nostri stati abbiamo a disposizione

$$\binom{2^k}{n}$$

combinazioni possibili di codici utili

- Ogni combinazione può essere permutata a piacere, scambiando tra loro i codici degli stati
si ha

$$M = n! \binom{2^k}{n} = \frac{(2^k)!}{(2^k - n)!}$$

- Valutiamo M per i primi 15 valori di n a partire da 2

n	M
2	2
3	24
4	24
5	6720
6	20160
7	40320
8	40320
9	$4,15 \cdot 10^9$
10	$2,91 \cdot 10^{10}$
11	$1,74 \cdot 10^{11}$
12	$8,72 \cdot 10^{11}$
13	$3,49 \cdot 10^{12}$
14	$1,05 \cdot 10^{13}$
15	$2,09 \cdot 10^{13}$

NB: procedure "esentive"
sono da ESCLUDERE

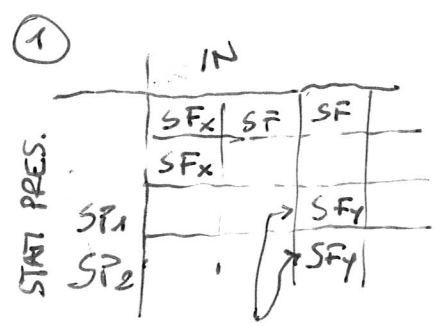
- Linee guida

Per arrivare ragionevolmente a una rete combinatoria con implicanti/implicati più grossi si possono dare linee guida che tendono a rendere adiacenti in mappa valori uguali

- 1- Stati precedenti di uno stesso stato (a parità di IN)
 - 2- Stati futuri di uno stesso stato (per IN adiacenti)
 - 3- Stati che (a parità di IN) danno la stessa uscita (Mealy)
- DOVREBBERO essere adiacenti.

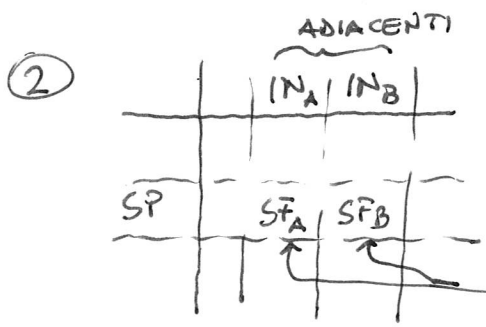
- In questo modo nelle mappe per la sintesi si vengono a trovare vicine molte variabili di valore uguale

- Spieghiamo il senso delle linee guida alle luce delle mappe di transizione e di uscite

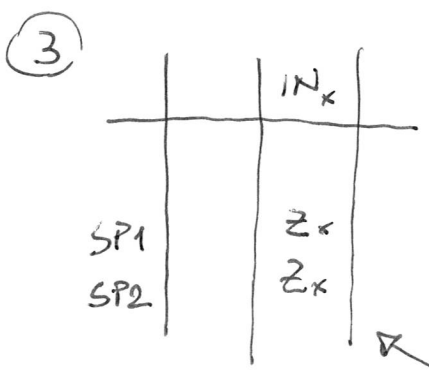


Se gli stati da cui provengono SF_x oppure SF_y sono adiacenti si possono formare sottocubi (col 1 o \emptyset) più grandi

Se queste righe sono vicine



se SF_A e SF_B sono adiacenti, le n-1 variabili uguali possono fondersi



Come in (1) se gli stati che danno origine all'uscita Z_x (con ingresso IN_x) sono adiacenti si hanno sottocubi più grandi

rete per l'uscita