SCHEDA ASE1805 Cognome Data: 25 Giugno 2018 Nome

ESERCIZIO N°1

8 punti

Realizzare un sottoprogramma per il microcontrollore AVR XMEGA256A3BU, in grado di moltiplicare il numero con segno (C2) da 8 bit, contenuto all'indirizzo puntato da X, con il numero con segno (C2) da 16 bit, contenuto all'indirizzo puntato da Y. Il risultato (valutare quanti byte sono necessari per la sua rappresentazione senza errori in C2) deve essere posto in memoria all'indirizzo puntato da Z. Per i valori numerici multibyte, le parti più significative hanno (come d'uso) indirizzi maggiori.

ESERCIZIO N°2

4 punti

Determinare la rappresentazione nel formato frazionale [3.13] in C2 dei seguenti numeri e valutare l'errore assoluto (nel caso di valori non rappresentabili esattamente, si scelga la rappresentazione che meglio approssima il valore proposto):

 $-e^{e/2}$ $\log_3(0,145)$ $-7/\pi$ $-\pi^2/4$

ESERCIZIO N°3

6 punti

Realizzare in forma NAND-NAND ottima una rete combinatoria in grado di valutare la seguente espressione, il cui risultato è booleano (x_1 , x_0 e y_2 , y_1 , y_0 sono le cifre dei 2 numeri binari X e Y). Evidenziare i termini essenziali.

 $|6XY|_7 \ge |X^2 + Y^2|_5$

ESERCIZIO Nº4

6 punti

Progettare una macchina di Moore con due ingressi e una uscita, che viene posta a 0 quando entrambi gli ingressi sono 0 e viene posta a 1 (mantenendo poi tale valore fino alla condizione di azzeramento) se (e solo se) gli ingressi assumono i valori in sequenza 11, 10, 01.

ESERCIZIO N°5

4 punti

Disegnare lo schema logico di un divisore di frequenza per 16.

ESERCIZIO N°6

5 punti

Risolvere il seguente sistema di equazioni booleane:

$$\begin{cases} x + \bar{y} z + \bar{x} t = 1 \\ (x \bar{t} \otimes zy) + \bar{x} \bar{y} = z + t \\ (t + x) \bar{z} + \bar{x} y = x \end{cases}$$

Realizzare un sottoprogramma per il microcontrollore AVR XMEGA256A3BU, in grado di moltiplicare il numero con segno (C2) da 8 bit, contenuto all'indirizzo puntato da X, con il numero con segno (C2) da 16 bit, contenuto all'indirizzo puntato da Y. Il risultato (valutare quanti byte sono necessari per la sua rappresentazione senza errori in C2) deve essere posto in memoria all'indirizzo puntato da Z. Per i valori numerici multibyte, le parti più significative hanno (come d'uso) indirizzi maggiori.

```
/* Il risultato richiede 3 byte.
   Infatti il range del risultato è [-2^{15}(2^7-1);2^{22}]
   e richiede 24 bit, il cui range di rappresentabilità è [-2<sup>23</sup>;2<sup>23</sup>-1]
mulsX_YW:
 push R0
 push R1
 push R16
 push R18
 push R19
 push R20
 push R21
 ld R16,X //in R16 il fattore (X)
 ld R18,Y //in R18 (Y)_L
 ldd R19, Y+1 //in R19 (Y)_H
mulsu R16,R18 //la parte bassa e` senza segno st Z,R0 //salvo il primo byte del risultato
mov R20,R1 //appoggia il byte centrale del risultato (parziale)
 sbc R21,R21 //il risultato è 0xFF se c'è C, 0 altrimenti (segno esteso)
muls R16, R19 //entrambi con segno
add R20, R0
adc R21,R1
 std Z+1,R20
 std Z+2,R21
pop R21
pop R20
pop R19
pop R18
pop R16
pop R1
pop R0
ret
```

Procedura:

Si calcole il valore con la calcolatrice Si moltiplica per 2^{13} (per la parte frationale) Si somma 2^{16} se negativo (CZ) Si arrotonda ($\varepsilon = \hat{x} - x$) Si converte in bimerio

 $-e^{e/2} \simeq -3,892847575...$

2,5309.10-5 → 100.0001101101110

 $eog_3(0,145) = en(0,145) \sim -1,75769155...$

1,12035-10-6 → 110,0011111000001

 $-7/\Omega \approx -2,228169...$

1,97892.10-5 → 1011100010110011

 $-\pi^2/4 = -2.4674011...$

 \rightarrow 1011 0001 0000 1011 -6,12629 - 10⁻⁶

(3) NAND-NAND condition

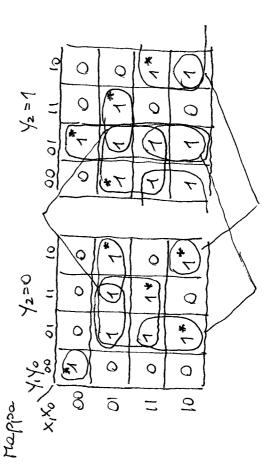
Trovo la mappa

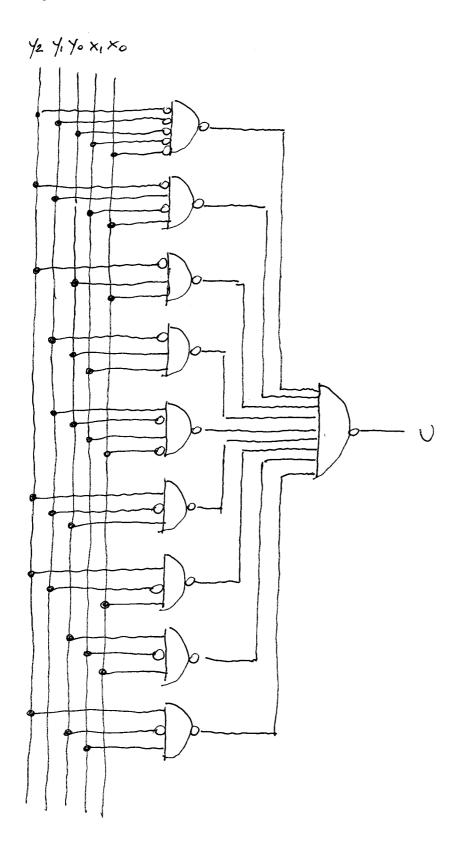
X2+	
γ //	
(6×7/	-
۰. م)	
ione	

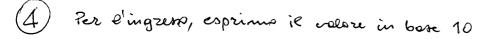
	•							
S	N	10	6.6 7=1 2		6. 18/4=3 2	Tole = 0	6.1217=24	15/5=0 1
	0	7	16.6				1	
4	7		~	15/5=0 (7	1	113/5=3 1	2 ~	18/5=3 10
·	0	4	0	15/2				(8)5:
	N	1	=2 %	17	7 9=	17	2 7=	12
N	S)	0	16.5/2=2 2	7.	6.15/2	1915=4	4 01-9	4
	2	0	=32	1	=22	1	1 / 9=	
4	0	116/5=1	16.412=32	117/5=2/	6-12/2=22/6-15/2=6 11	2515=017	16.8/2=6x 16.10/1=4 x	12015=0 17
	^	0	À	<u> - </u>	7	10		1-
2	0	4	9=+1711	15 5=0	1=+19.9	[13/5=3	16.412=3 2	1815=3
}	<u>^</u>	0	<u>~</u>	<u>-</u>	5 2/6	<u>-</u>	9/ /	2
\mathcal{C}		15=4	1=4	0=6)0	7=+/8-91	18 5=3		
1	0	0 3	œ 	2	.91 16.	<u> </u>	7	12
-	i		,		V	'-	~	
-	0		•	a	.4		5	0
	<i>(</i>	7	0	19	*	0	*	의
}	O , (>)	7	0	4	0	4
x	C)		\. -	,	U 	7	

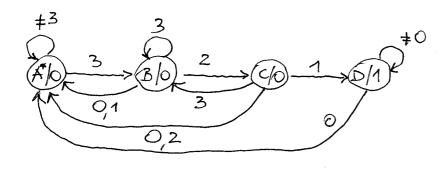
Fer le NAND-NAND PONTE dolla SP Sono TUTI implicanti ensentiali (E evidentiate un mintermine coperte in escensia)

0= 72 4, 75 x, x0 + 72 1, x1 x0 + 72 10 x0 + +グンス+ケンシストケンデトナングト + 12 7, xo+ 10 x, xo+ 12 10 x1









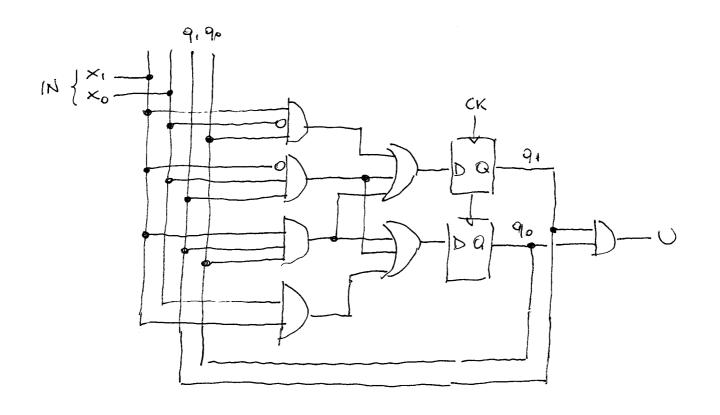
. بلهم	fica	ı
A B	00	00
0	10	0
	٠ ،	0=9.90

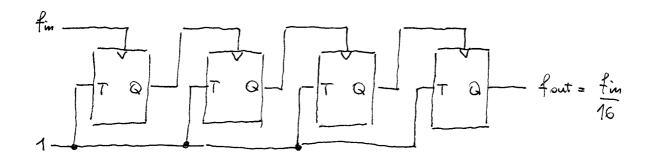
IM(xixo)						
0190	00	01	11	10	_	
<i>0</i> 0	00	00	01	00		
01	00	00	01	10		
١(00	11	11	11	1	
10	00	11	01	00		

,-			~	~_
1	0	0	0	0
1	0	0	0	0
1	0	\bigcap	T	W
13	<u>)(</u>	IJ	<u>Q</u>	0

$$d_1 = \times_1 \overline{\times}_0 q_0 + \overline{\times}_1 \times_0 q_1 + \times_1 q_1 q_0$$

$$d_0 = \times_1 \times_0 + \times_0 \overline{\times}_1 q_1 + \times_1 q_1 q_0$$





2.
$$x\overline{t} \cdot (\overline{z} + \overline{y}) + (\overline{x} + t) \cdot \underline{z}y + \overline{x}\overline{y} = \underline{z} + t$$
;
 $x\overline{t}\overline{z} + x\overline{t}\overline{y} + \overline{x}yz + yzt + \overline{x}\overline{y} = \underline{z} + t$

3.
$$\frac{24}{1000}$$
 $\frac{24}{1000}$ $\frac{24}{10000}$ $\frac{24}{1000}$ $\frac{24}{10000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{10000}$ $\frac{24}{1000}$ $\frac{24}{10000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{1000}$ $\frac{24}{10000}$ $\frac{24}{10$